

Manual de uso

BUFPH

Buffer RS232

CONEXIONADO

Central Telefónica	Cable Central Buffer	Entrada Bufph		Salida Bufph	Cable Buffer PC	Puerto RS232 PC	Puerto RS232 PC
Central - 25		Buffer - H		Buffer - M		PC - 25	PC - 9
2 TX	→	3 RX		3 TX	→	3 RX	2 RX
3 RX	←	2 TX	*	2 RX	←	2 TX	3 TX
4 RTS	→	7 CTS	*	7 RTS	→	5 CTS	8 CTS
5 CTS	←	8 RTS		8 CTS	←	4 RTS	7 RTS
6 DSR	←	4 DTR	*	4 DSR	←	20 DTR	4 DTR
7 GND	↔	5 GND		5 GND	↔	7 GND	5 GND
8 DCD	→	1 DCD	*	1 DCD	→	8 DCD	1 DCD
20 DTR	→	6 DSR	*	6 DTR	→	6 DSR	6 DSR

* Señales que están puenteadas internamente en los Buffers.

Nota: Como este equipo se encuentra haciendo de nexo entre otros dos (La PC y la Central Telefónica) se hace imprescindible el uso de la tercera pata de MASA o CHASIS para evitar inconvenientes que pueden afectar a las personas que manipulen el equipo o la pérdida de los datos transmitidos hacia la PC, por lo tanto no se recomienda la utilización de adaptador de 3patas a 2 patas, verificar además que tanto la Central y la PC estén conectadas a la misma MASA de seguridad.

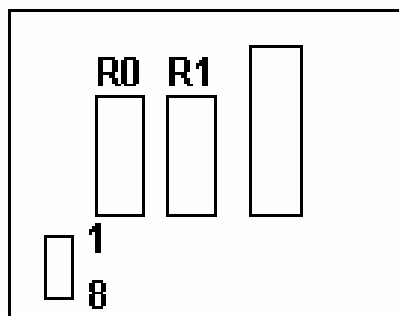
SETEO DE OPCIONES

8	7	6	5	4	3	2	1	
X	X	X	X	X	ON	ON	ON	9600
X	X	X	X	X	ON	ON	OFF	4800
X	X	X	X	X	ON	OFF	ON	2400
X	X	X	X	X	ON	OFF	OFF	1200
X	X	X	X	X	OFF	ON	ON	0600
X	X	X	X	X	OFF	ON	OFF	0300
X	X	X	X	X	OFF	OFF	ON	0150
X	X	X	X	X	OFF	OFF	OFF	0075
X	ON	ON	ON	ON	X	X	X	7B PI 2ST
X	ON	ON	ON	OFF	X	X	X	7B PP 2ST
X	ON	ON	OFF	ON	X	X	X	7B PI 1ST
X	ON	ON	OFF	OFF	X	X	X	7B PP 1ST
X	ON	OFF	ON	ON	X	X	X	8B NP 2ST
X	ON	OFF	ON	OFF	X	X	X	8B NP 1ST
X	ON	OFF	OFF	ON	X	X	X	8B PI 1ST
X	ON	OFF	OFF	OFF	X	X	X	8B PP 1ST
X	OFF	ON	ON	ON	X	X	X	7B NP 2ST
OFF	X	X	X	X	X	X	X	NORMAL
ON	X	X	X	X	X	X	X	TEST

Los valores se leen únicamente en el inicio, cuando se enciende el equipo.

UBICACION DEL DIPSW Y RAMs

UBICACION DIPSW



VISTA DE ARRIBA

NUEVAS CARACTERISTICAS

Inicio :

- En el momento de inicio (cuando se enciende el equipo) se testea la RAM R0, si esta no se encuentra, el sistema parpadea los dos leds TX y RX en condición de error no pudiéndose usar el equipo, debiendo instalar la RAM R0 indefectiblemente.
- Si pasa este test, se busca la RAM R1, si se encuentra, se toma 64K si no, se toma 32K de RAM para el buffer.
- En el paso siguiente se testea la retención de memoria, esto es que si los datos en la RAM fueron retenidos mientras el equipo estuvo apagado, que se indica con un parpadeo del led de TX, si no parpadeara en varias ocasiones seguidas de secuencia de encendido, se puede tener problemas con la pila de retención de RAM.
Si hay datos en el Buffer y la PC esta lista se comienza con la transmisión de datos.
- Si durante el ciclo de inicio se presiona la tecla interna (o se cortocircuitan los pines) se borra todo lo presente en la RAM (recomendado también cuando se coloca por primera vez la RAM R1), para indicar que se borro todo se encienden los dos leds TX y RX simultáneamente una vez.
- En el caso de que el buffer se llene (ingresan en RX 32K o 64K) y la transmisión de datos no se pueda realizar, porque la PC esta apagada o problemas en el cable etc. comienza a parpadear el led RX indicando Buffer lleno.

TEST :

- Cuando se activa este comando desde el DipSw el equipo envía y recibe datos desde una PC, para probar el cable, puerto serie, paridad, bauds, etc. Se toma el seteo de bauds y modo desde el DipSw en el arranque.
- Al iniciar el equipo en modo TEST, este envía el mensaje

“COMIENZO TEST V_x M_y”

donde x	: 0 = 9600	donde y	: 0 = 7B PI 2ST
	: 1 = 4800		: 1 = 7B PP 2ST
	: 2 = 2400		: 2 = 7B PI 1ST
	: 3 = 1200		: 3 = 7B PP 1ST
	: 4 = 0600		: 4 = 8B NP 2ST
	: 5 = 0300		: 5 = 8B NP 1ST
	: 6 = 0150		: 6 = 8B PI 1ST
	: 7 = 0075		: 7 = 8B PP 1ST
			: 8 = 7B NP 2ST

- Luego los datos recibidos son enviados hacia la PC sin guardar en el buffer, si el dato recibido es “.” (un punto) se prueban las dos RAM y se indican enviando mensajes que comunican si la RAM se encuentra R0 y R1.
El equipo se queda en esta condición indefinidamente hasta se cambie el bit 8 del DipSw y se apague y encienda de nuevo.

- Es conveniente tanto en el caso de ingreso a la rutina de test como en el caso de cambio o manipulación de la RAM, borrar la memoria con el sistema indicado en INICIO antes de utilizar el equipo.

CARACTERISTICAS TECNICAS

Memoria :

32K o 64K , incremento automático de memoria pasando de 32K a 64K con solo colocar la segunda memoria , MC62256 -10LP o reemplazo.

Alimentación :

220 VAC / 12 - 24 - 48 VCC

Fuente SWITCHING DC-DC para mayor estabilidad, eficiencia , menor tamaño y peso.

Retención de memoria :

Pila recargable 3.6V - 68mAh Aproximadamente 60 días sin encender el equipo.
Tiempo de carga aprox: 12Hs de funcionamiento continuo.

Ingreso de Datos :

RS232

Salida de Datos :

RS232

Opciones de Comunicación :

Velocidad variable por DIP Switch desde 0075 - 9600 Bauds

Palabra de 7 u 8 bits

Control de Paridad Par , Impar o ninguna

Consumo :

Aproximadamente 150mA en 12V , < 2W en 220VAC

Fusible 1A

Varios:

Led's indicadores de Recepción y Transmisión de Datos

Fichas:

DB9 - HEMBRA - recepción Serie

DB9 - MACHO - transmisión Serie

CPU:

Microcontrolador MOTOROLA